

Cost criteria와 MASK 方法에 의한 多出力함수의 최소화

張 師 元

전자계산학과

〈要 約〉

本論文은 multi-output switching Function minimization에 적용하여 MASK 方法을 Algorithm에 판례 Program化를 시도하였다.

multi-output switching function의 minimization은 많은 변수의 input과 Function이 증가할 때는 어려운 경우가 된다. 여기서는 PI를 결정하기 위해 새로운 方法을 제시하며 그리고 모든 minterm을 Check하기 위해서 반드시 필요한 PI 선택과정을 PI 결정과 더불어 행렬으로써 각 Minterm에 대해 모든 PI를 결정하는 수고를 덜고 있다.

本論文에서는 Multi-output Switching Function에 대해서, Optimal한 Selection을 intersection Table Cost Table, Subcost Table에 의해서 구해지며, 이 Procedure는 복잡하지 않으며 실질적으로 COMPUTER Program 응용된다.

On the minimization of the multi-output Switching Function by the MASK method and the cost criteria

Sa Won Chang

Dept of Computer science

I. 서 론

Logic 설계에서, 다수의 확실한 Problem을 Multi-output Switching Function이 가지고 있다.

Single-output Switching Function로는 이미 개발된 方法中의 하나는 각 기능을 독립적으로 완전하게 사용되어졌다. 그러나 좀 더 복잡한 Function에서는 총 gate가 보다 작은 gate의 결과를 포함한다. 이 기법의 목적은 Optimal COST를 가진 multi-output Switching Function의 minimization이다.

本論文에서는 Optimal COST가 Intersection

Table COST Table Sub COST TABLE에 의해 좌안되었다.

COST Criterion은 Intersection Table을 Cover한 Prime implicant(PI) Selection의 우선순에 따른다. 그러면 Logic Design에 있어서의 그 설계 절차에 대해 알아보고, MASK 方法을 써서 多出力설계 문제를 처리하겠다.

II. 이 론

1. Procedure of Logic design

Logic Function의 최소화는 Logic Function을 Boolean Function으로 치환하여 Boolean Operation

에 의하여 이루어진다. 이 Boolean의 성질을 이용하여 MASK方法이 나오게 되며, 최소화는 다음과 같은 성질에 근거를 두고 있다.

Boolean Algebra

$$ABC + ABC = AC(\bar{B} + B) = AC(1) = AC$$

$$AB + A\bar{B} = A(B + \bar{B}) = A(1) = A$$

A	B	C
1	0	1
1	1	1
	×	1

A	B	C	D	E		1 0 0 0 0	1 0 0 × 0
1	0	0	0	0	>	1 0 0 1 0	1 0 1 × 0
1	0	0	1	0	>	1 0 1 0 0	1 0 1 × 0
1	0	1	1	0	>	1 0 1 1 0	1 0 × × 0
	1	0	×	×	0	1 0 × × 0	1 0 × × 0

위의 과정은 변수 갯수가 적고 Minterm수가 적으면 아주 간단하지만 변수의 수가 증가함에 따라 점점 더 어려워진다.

이러한 난점을 해결하기 위해서 다음과 같은 여러 方法이 연구되어 왔다.

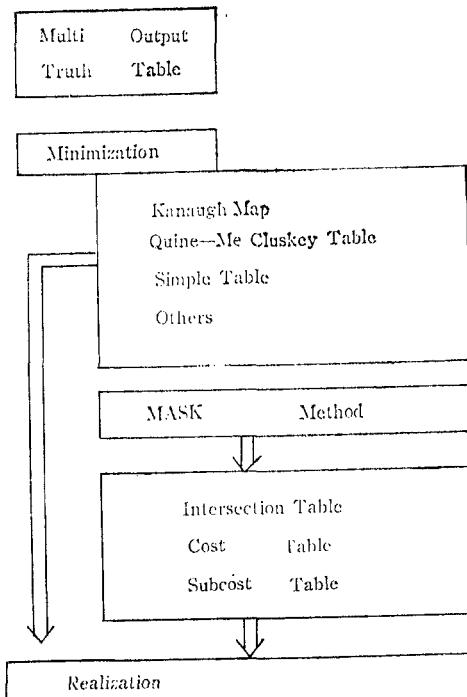
- (1) Karnaugh Mapping Method
- (2) Consensus
- (3) Conjunctive/Disjunctive Manipulations
- (4) Topological Method
- (5) Quine-McCluskey (Q.M) Method
- (6) MASK Method

本論文의 方法은 다음과 같은 과정을 거쳐서 논리함수의 최소화를 해결하고 있다.

2. Procedure of Logic Design

모든 문제에서와 같이 Truth Table을 작성하고 주어진 Truth Table에서 다음의 Minimal(최소화) 절차를 거친 다음 실제 회로를 설계합니다. 만일 본문에서는 최근 발표된 MASK Method를 써서 Multi-output design을 하고 있음을니다.

MASK METHOD은 multi-output switching Function(多重出論理함수)에 적용하기 위해서는 Intersection TABLE, COST TABLE, SUBCOST TABLE 등을 만들고 있습니다.



III

1. PI identification process

이 과정은 주어진 논리함수를 표현하는데 적용될 수 있는 모든 PI를 구해내는 과정이다.

2. Identification of the Prime Implicants

Almost all of the procedures in references treat the minimization process as two separate parts. First, all of the prime implicants are generated from the given minterms. This is PI identification. Then the set of prime implicants that best cover the switching function is chosen from the larger set of all prime implicants. This is PI selection.

In this section, the identification process for the prime implicants is discussed. There are several computer algorithms for the minimization of the switching function, but the basic idea is the same. According to the Boolean theorem $AB + \bar{B} = A(B + \bar{B}) = A$; all the prime implicants

are generated from the combinable minterms. Conversely, the Boolean canonical form of minterms are directly obtained from the following property of the prime implicant.

<Definition:>

Let $F(x_1, x_2, \dots, x_n)$ be a Boolean canonic minterm of n variables x_1, x_2, \dots, x_n . The partial derivative of F with respect to x_i , $1 \leq i \leq n$, is defined as

$$\frac{dF}{dx_i} = F(x_1, x_2, \dots, x_i, \dots, x_n)$$

$$\oplus F(x_1, x_2, \dots, \bar{x}_i, \dots, x_n)$$

Theorem 1:(Property of the prime implicant)

If the prime implicant has the n eliminated literals and the number of the input variables is m , Boolean canonic minterms whose number is $\sum_{r=0}^n C_r (=2^n)$ satisfy the following equation,

$$\sum_{i=1}^n \frac{dF(G(X_{p1}, X_{p2}, \dots, X_{p(m-n)}), X_1, X_2, \dots, X_n)}{dX_i} = 0$$

where $G(X_{p1}, X_{p2}, \dots, X_{p(m-n)})$ denotes the prime implicant and X_i indicate the eliminated bit positions and $\frac{dF}{dX_i}$ is the partial derivative (or Boolean difference) of F with respect to X_i (see Reference [24]).

Proof:

First, for $n=1$, there exists an eliminated bit X_1 satisfying,

$$\begin{aligned} & \frac{dF(G(X_{p1}, X_{p2}, \dots, X_{p(m-1)}), X_1)}{dX_1} \\ &= F(G(X_{p1}, X_{p2}, \dots, X_{p(m-1)}), X_1) \\ &\quad \oplus F(G(X_{p1}, X_{p2}, \dots, X_{p(m-1)}), \bar{X}_1) \\ &= F(G(X_{p1}, X_{p2}, \dots, X_{p(m-1)}), X_1) \\ &\quad \oplus F(G(X_{p1}, X_{p2}, \dots, X_{p(m-1)}), 0) \\ &= 1 \oplus 0 = 0 \end{aligned}$$

Thus the equality holds for $n=1$.

Now assume that the equality holds for $n=k$

$$\sum_{i=1}^k \frac{dF(G(X_{p1}, X_{p2}, \dots, X_{p(m-k)}), X_1, X_2, \dots, X_k)}{dX_i} = 0.$$

To prove that it holds for $n=k+1$, the partial derivative can be applied.

$$\begin{aligned} & \sum_{i=1}^{k+1} \frac{dF(G(X_{p1}, X_{p2}, \dots, X_{p2}, X_{p(m-k-1)}), X_1, X_2, \dots, \bar{X}_i, X_{k+1})}{dX_i} \\ &= \sum_{i=1}^{k+1} \frac{dF(G(X_{p1}, X_{p2}, \dots, X_{p(m-k-1)}), X_{k+1}, X_1, X_2, \dots, X_k)}{dX_i} \end{aligned}$$

Let $[G(X_{p1}, X_{p2}, \dots, X_{p(m-k-1)})X_{k+1}]$ and $[G(X_{p1}, X_{p2}, \dots, X_{p(m-k-1)}), X_1, X_2, \dots, X_k]$ be $H(X_{p1}, X_{p2}, \dots, X_{p(m-k)})$ and $P(X_{p1}, X_{p2}, \dots, X_{p(m-1)})$, respectively. Thus it yields,

$$\begin{aligned} & \sum_{i=1}^k \frac{dF(H(X_{p1}, X_{p2}, \dots, X_{p(m-k)}), X_1, X_2, \dots, X_k)}{dX_i} \\ &+ \frac{dF(P(X_{p1}, X_{p2}, \dots, X_{p(m-1)}), X_{k+1})}{dX_{k+1}} \\ &= 0 + 0 = 0 \text{ (from equation (1) and (2))} \end{aligned}$$

Q. E. D.

Example 1 :

Consider the Boolean canonic minterms from the prime implicant, $X_1\bar{X}_2X_4$, whose eliminated bits are X_3 and X_5 .

From the above theorem,

$$\begin{aligned} & \frac{dF(X_1\bar{X}_2X_4, X_3, X_5)}{dX_3} \\ &= F(X_1\bar{X}_2X_3X_4, X_5) \oplus F(X_1\bar{X}_2\bar{X}_3X_4, X_5) \\ & \frac{dF(X_1\bar{X}_2X_3X_4, X_5)}{dX_5} \\ &= F(X_1\bar{X}_2X_3X_4X_5) \oplus F(X_1\bar{X}_2X_3X_4\bar{X}_5) \\ & \frac{dF(X_1\bar{X}_2\bar{X}_3X_4, X_5)}{dX_5} \\ &= F(X_1\bar{X}_2\bar{X}_3X_4X_5) \oplus F(X_1\bar{X}_2\bar{X}_3X_4\bar{X}_5) \end{aligned}$$

Hence, the canonic minterms are $X_1\bar{X}_2X_3X_4X_5$, $X_1\bar{X}_2X_3X_4\bar{X}_5$, $X_1\bar{X}_2\bar{X}_3X_4\bar{X}_5$, $X_1\bar{X}_2\bar{X}_3X_4X_5$ and $X_1\bar{X}_2\bar{X}_3X_4\bar{X}_5$.

And note that the number of the generated minterms is 2^n , where n is number of the eliminated bits.

From the above discussion, the prime implicant can be obtained by using the following theorem 2 derived from theorem 1.

Definition:

If the given set of minterms are arranged in ascending order, the lowest minterm is called LM and the highest minterm is said to be HM.

Example 2 :

Extract the prime implicant from the following minterms by the theorem above, called the MASK method,

0000—LM

0010

0101

1000

1010—HM

Step 1 : Check if the relation 1 is satisfied.

0000 .AND. 1010=0000

Step 2 : Check if the relation 2 is satisfied.

MASK=0000 .EX-OR. 1010=1010

And then perform the OR operation with the given set of minterms.

0000 .OR. 1010=1010*

0010 .OR. 1010=1010*

0101 .OR. 1010=1111

1000 .OR. 1010=1010*

1100 .OR. 1010=1010*

Check if the number of the same values which are equal to HM is 2^n .

the number of 1's.....2

the number of the same values.....4

Step 3 : If the given set of minterms satisfies step 1 and step 2, the prime implicant is obtained by eliminating the bits(whose positions are shown in MASK) of LM or HM.

LM.....0000

MASK ...1010

Hence, the prime implicant is XOXO.

Fr a switching function, its prime impliants can be generated by this MASK cmethod. Because of its testing betwee LM and HM, the smaller cost of a prime implicant is generated rapidly by the MASK method. The essential advattages of the MASK method are the rnpid generation of the prime implicant and a less amount of run time and memory capacity of its computer program.

The logical operations used in the MASK method cannot be simply performed manually because of the inability of man to handle too many bits, but they can be performed very easily by digital computer. Hence, the MASK method is well suited for the computer programming of the prime implicants generation.

Theorem 2 : (Computer algorithm for finding the prime implicant)

The prime implicant can be generated from

the given set of minterms if and only if the following relations hold.

Relation 1 : Let the lowest minterm of the selected set of the given minterms be LM and the highest minterm HM.

LM .AND. HM=LM

where .AND. denotes the bit operation.

Relation 2 : Let the result of LM .EX-OR. HM be MASK which shows the position of the eliminated bits. After performing the OR operation (OR masking) with MASK all through the selected set of minterms, the number of the same result equal to HM is 2^n .

Proof: From the property of the prime implicant (Theorem 1), there exists a prime impli-cant which satisfies the following equa-tion,

$$\sum_{i=1}^n \frac{dF(G(X_{p1}, X_{p2}, \dots, X_{p(m-n)}), X_1, X_2, \dots, X_n)}{dX_i} = 0$$

where the lowest minterm and the highest minterm of the given set of minterms is

$F(G(X_{p1}, X_{p2}, \dots, X_{p(m-n)}), 0, 0, \dots, 0)$ and

$F(G(X_{p1}, X_{p2}, \dots, X_{p(m-n)}), 1, 1, \dots, 1)$

respectively.

Since each minterm(LM and HM) has the same prime implicant term, without loss of generality relation 1 holds for these two minterms.

$F(G(X_{p1}, X_p, \dots, X_{p(m-n)}), 0, 0, \dots, 0)$.AND,

$F(G(X_{p1}, X_{p2}, \dots, X_{p(m-n)}), 1, 1, \dots, 1)$

$= F(G(X_{p1}, X_{p2}, \dots, X_{p(m-n)}), 0, 0, \dots, 0)$

And to find the position of the eliminated bits, the EXCLUSIVE-OR operation is applied to these two minterms satisfying relation 1.

$F(G(X_{p1}, X_{p2}, \dots, X_{p(m-n)}), 0, 0, \dots, 0)$.EX-OR.

$F(G(X_{p1}, X_{p2}, \dots, X_{p(m-n)}), 1, 1, \dots, 1)$

$= F(G(0, 0, \dots, 0), 1, 1, \dots, 1)$

From this result, the eliminated bit positions which are set to 1 are obtained.

Next, the 2^n minterms are checked by setting

the eliminated bit positions, since they have the same term, $G(X_{p1}, X_{p2}, \dots, X_{p(m-n)})$.

To computerize this, OR masking method is used for the purpose of setting the eliminated bit positions to 1. And then, there will be 2^n terms which are equal to HM if the given set of the minterms has the prime implicant.

Q.E.D.

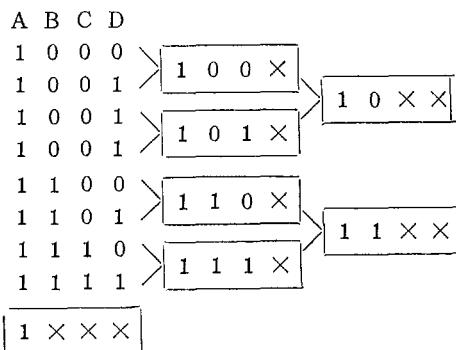
IV. PI selection process

이 과정은 PI identification 과정에서 구한 Prime Implicant들 중에서 논리함수를 표현할 수 있는 최소한의 Prime Implicant(PI)를 선택하는 과정이다 모든 PI들은 MASK Method에 의해 산출되고 각 commonality(공통성)은 Intersection Table로부터 구해진다.

1. The Mask Method

Boolean Algebra의 성질을 이용하는 데에서 MASK Method이 나온다. 주어진 8개의 Minterm의 하나의 Prime Implicant로 구성될 때 주어진 Boolean Algebra를 써서 줄이는 절차는 다음 도표와 같습니다.

The Mask Method



여기서 직접 Prime Implicant를 만들기 위해서 다음과 같은 Operation이 행하여진다.

A	B	C	D	
1	0	0	0	1
1	0	0	1	2
1	0	1	0	3
1	0	1	1	4
1	1	0	0	5

OR-MASK WITH 0111

1 1 0 1 6

1 1 1 0 7

1 1 1 1 8 <Fig 3>

1. LM과 HM가 AND Operation이 되며 그 결과는 LM이 나온다. 이것이 MASK Method의 첫번째 방법이다.

M(1). AND. M(8)=M(1)

$$\begin{array}{r} 1 \ 0 \ 0 \ 0 \\ 1 \ 1 \ 1 \ 1 \\ \hline 1 \ 0 \ 0 \ 0 \end{array}$$

2. Fig 4

M(1). AND. M(8)=M(1)

$$\begin{array}{r} 1 \ 0 \ 0 \ 0 \\ 1 \ 1 \ 1 \ 1 \\ \hline 1 \ 0 \ 0 \ 0 \end{array}$$

M(1). EX-OR. M(8)=MASK(0111)

<Fig 4>

2. MASK Bit position을 찾아내는 方法입니다. 여기서는 Bit By Bit operation을 하게 됩니다. 그러면, 실례로 주어진 6개의 minterm에서 하나의 Prime Implicant를 선택(select)하는 2-Bit가 없어지는例의 과정을 보겠습니다.

2-Bit가 없어지는例

A	B	C	D	E	F
1	0	0	1	0	0
1	0	0	0	1	0
1	0	0	1	1	0
1	0	1	0	0	1
1	0	1	1	0	0
1	0	1	1	1	0

(1) LM과 HM을 AND operation 하면 LM가 된다

$$\begin{array}{r} 1 \ 0 \ 0 \ 1 \ 0 \ 0 \\ 1 \ 0 \ 1 \ 1 \ 1 \ 0 \\ \hline 1 \ 0 \ 0 \ 1 \ 0 \ 0 \end{array}$$

(2) 첫번째 조건이 만족되기 때문에 EX-OR operation을 해주면 우리는 MASK-position을 찾아낼 수 있다.

$$\begin{array}{r} 1 \ 0 \ 0 \ 1 \ 0 \ 0 \\ 1 \ 0 \ 1 \ 1 \ 1 \ 0 \\ \hline 0 \ 0 \ 1 \ 0 \ 1 \ 0 \end{array}$$

그 결과를 가지고 전체에 주어진 minterm에 대해 OR-Masking을 하게 되면 다음 Table과 같이 됩니다.

1	0	1	1	1	0	*
1	0	1	0	1	0	
1	0	1	1	1	0	*
1	0	1	0	1	1	
1	0	1	1	1	0	*
1	0	1	1	1	0	*

1 0 × 1 × 0

마지막으로 Check 해 보아야 할 것은 *의 갯수와 MASK Bit의 추출된 Bit(eliminated의 갯수)를 Check 합니다.

MASK Bit의 추출된 Bit의 갯수가 n_0 이라고 가정하면 조건 (2)를 만족하는 minterm은 2^n 개이다. 여기서는 *의 갯수는 2^n 과 같게 되었기 때문에 *로 표시된 Minterm은 다음과 같은 Prime Implicant로 구성됨을 알 수 있읍니다.

1 0 × 1 × 0

지금까지의 MASK Method를 정리해 보면 다음과 같다.

MASK Method : Provided that given minterms are reduced to one prime implicant they must satisfy the following conditions:

LM: the lowest minterm

HM: the highest minterm

① LM .AND. HM=LM

② Let the result of LM .EX-OR. HM be MASK, and then Count the number of 1's in MASK and let at be N. $M(K)$.OR. MASK = $M(2^{**}N)$ for $K=1, 2, \dots, 2^{**}N$ where $M(1)=LM$ and $M(2^{**}N)=HM$

2. Construction of Intersection table

모든 出力에 대해 design 하고자하는 3개의 함수와 각 Function에 주어진 Minterm이 다음과 같을 때 intersection Table은 다음 표와 같읍니다.

Construction of Intersection Table

$$F_\alpha(A, B, C, D) = \Sigma_m(0, 2, 8, 10)$$

$$F_\beta(A, B, C, D) = \Sigma_m(0, 1, 2, 11)$$

$$F_r(A, B, C, D) = \Sigma_m(1, 4, 8)$$

	0	1	2	4	8	10	11
F_α	1		1		1	1	
F_β	1	1	1				1
F_r		1		1	1		

〈Fig. 8〉

For example, F_r 에 대해 살펴보면, Minterm인 1, 4, 8이기 때문에 Intersection Table에서 1, 4, 8 자리에 다음과 같이 각각 1이 배치됩니다.

*intersection Table의 長點은 직접 commonality 〈공통성〉을 찾아낼 수 있다는데 있읍니다.

3. Cost Table & Subcost Table

Cost Table은 prime Implicant chart 옆면에 상용하는 Prime Implicant에 의해 covered(취재)된 check의 필요한 번호목록을 수록하므로써 구성된다

Optimal selection 그 방법은 Prime Implicant의 highest cost가 채택되고 subcost table이 구성된다

sub cost table은 Prime Implicant selection의 두 번째 중요성을 가진다.

V. Intersection Table

이 Intersection table은 多出力에 대해서는 MASK 方法과 같이 사용됩니다. 지금까지의 方法은 각각의 function에 대해서 Prime Implicant를 구한 다음 design 〈설계〉를 해 왔지만, Intersection Table을 사용하여 한꺼번에 세개의 function에서 가지고 있는 Prime Implicant를 구할 수 있다는 장점이 있다

Intersection Table

(1) Intersection Table represents the commonality of minterms and is used in order to generate the multi-output prime implicants.

(2) Cost Table

Cost is defined as the number of the covered minterms in the Intersection Table for any prime implicant or minterm.

원래 Cost는 3가지로 정의되어 있는데 本論文에서는 gate Cost로서 입力を 위주로 한 line Cost로 정의한다. 그러면 Cost Table이 어떻게 구성되는지 알아보자.

여기서 언급되는 Cost란 Prime Minterm에 의해 cover 되는 minterm의 갯수를 나타내고 있읍니다.

그러면 앞의 Intersection Table이 다음과 같이 주어졌을 때 MASK 方法에 의해 다음과 같은 3개의 Prime Implicant가 generating 〈나오게〉 됩니다

	0	1	2	4	8	10	11				
F_α	1		1		1	1					
F_β	1	1	1					1			
F_r		1		1	1						

A	B	C	D					α	β	γ	
\times	0	\times	0		1		1	1	1		4 3
0	0	\times	0		1		1			1 1	4 0
0	0	0	\times		1	1				1	0 0

2	2	2	2	1	1	1					
0	0	0	0	0	0	0					

Cost Table

subcost Table

이 각각의 Prime Implicant의 Cost를 우측에 표시하면 위와 같습니다.

실례로서 첫번째 구해진 Prime Implicant에서 Cost를 구하는 방법을 말하면 minterm 0, 2, 8, 10 을 Cover 하고 있기에 4개의 minterm을 cover 하므로 cost가 4가 됩니다.

또 두번째 Prime Implicant에서는 minterms 0, 1을 cover 하고 있는데 F_α , F_β 에 공유하고 있으므로 cover 되는 minterms의 갯수는 4가 되므로 cost는 4가 됩니다.

그리고 minterms에 대하여 cost를 구해보면 Intersection Table에서 각각의 minterm이 갖고 있는 1의 갯수와 일치하게 된다. 위와 같은 방법으로 cost Table이 작성됩니다.

(3) Subcost Table

Subcost Table

Subcost is defined as the number of the remaining minterms which are not covered by the selected prime implicant or minterm

그러면 Subcost Table 作成에 대해서 설명합시다. 제일 첫번째 prime implicant subcost의 값을 정(定)해 보겠습니다. minterms 0, 2, 8 10은 cover 가 되겠고, 그 minterm의 column에서 cover 안될 것이 3개 남아 있다. 이 값(갯수)이 Subcost의 값이다. 그러므로, Subcost의 값은 3이 되고 이와 같은 방법이 그 나머지에 적용됩니다.

例.

그러면 직접 문제를 풀어봅시다.

Selection of the Prime Implicants and Minterms

Selection of the Prime Implicants and Minterms

	*	*	*	*							
F_α	1		1		1	1					
F_β	1	1	1					1	1		
F_r		1		1	1						

A	B	C	D		α	β	γ				
\times	0	\times	0		1	1	1	1		4	3
*	0	0	\times	0	1	1			1	1	
*	0	0	0	\times	1	1			1	2	2

2 1

0 1

0 0

0 0

1 1

1 1

2	2	2	1	2	1	1
0	0	0	0	0	0	0

0	2	0	1	2	1	1
0	0	0	0	0	0	0

0	2	0	1	1	0	1
0	0	0	0	0	0	0

제일 먼저 MASK method에 의해 Prime Implicant가 위와 같이 주어져 있습니다. 오른편(우측)에는 Commonality가 적혀 있습니다. 앞 chart에서 설명했듯이 똑같은 method으로 Cost Table과 Subcost Table이 작성됩니다.

이와 같이 주어진 정보로부터 가장 optimal한

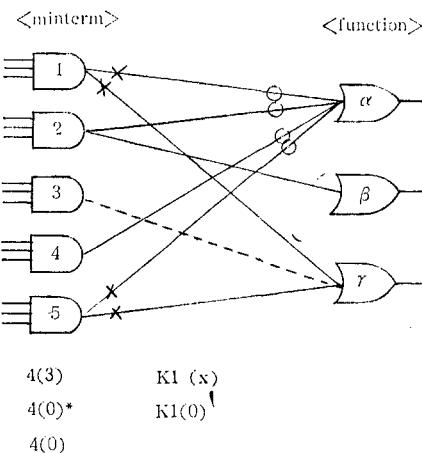
selection을 하기 위해서 Cost가 제일 높은것(큰값)을 선택(selection)하고 있습니다. 그런데 위의 cost Table에서 제일 높은 cost의 값은 4이므로 4를 선택하는데 여기서는 똑같은 값이 2개 있습니다. 이 똑같은 값 중에서 어느 것이 optimal한 것인지 모르기 때문에 앞 chart에서 설명했듯이 subcost를 이용하여 optimal한 것을 찾고 있습니다. Subcost의 optimal을 이용하여 optimal한 것을 찾고 있습니다. Subcost의 optimal은 값이 가장 작은 것이어야 합니다. 그 이유는 다음과 같습니다.

즉 주어진 intersection Table의 1을 될 수 있는 한 많이 cover하기 위해서는 Subcost의 가장 작은 값을 selection 합니다. 예시로 다음과 같은 Intersection Table과 Cost, Subcost Table 값이 주어졌다고 가정하자.

	1	2	3	4	5
α					
β					
γ					

4(3)

4(0)



위의 Fig에서 보면

① 5개의 AND gate와 3개의 OR gate 필요하여 각각을 Connection 합니다. 이 Connection을 가장 많이 줄이는 것이(즉 Cost를 가장 Maximum한 것을 찾는 것) Primary objective(主目的)이다.

② Connection이 똑같이 4개일 때는 어느 것을 먼저 선택하느냐 하는 문제는 (즉 cost의 값이同一한 때)

i) α 함수의 OR-gate를 선택하면 4번 AND gate가 줄어든다. (위 그림에서)

ii) X-표시를 한 부분을 선택한다면 ①·⑤번 gate가 줄어든다. 이러한 원칙에 입각하여 Subcost Table이 작성되며 남아 있는 Connection의 수가 Subcost의 값이 된다. 그러므로 위의 예에서 0 표

시한 부분의 Subcost는 3이고 X-표시 부분의 Subcost는 0가 된다. 따라 Subcost의 값이 제일 적은 Prime Implicant나 minterm을 Selection하는 것이 유리하다. 결과적으로 주어진 Intersection Table의 1을 될 수 있는 한 많이 Cover하기 위해서는 Subcost의 가장 작은 값을 Selection하게 됩니다.

위와 같은 원칙에 입각하면, 위의 도표에서는

1. 두번째 Prime Implicant가 선택됩니다. 두번째 Prime Implicant가 select 됨에 따라 새로운 Cost Table과 Subcost Table을 작성하게 됩니다.

2. 그 다음 Optimal한 Selection을 첫번째 Prime Implicant가 됩니다. 여기에 따른 Prime Implicant가 선택되었기에 또 다른 Cost Table이 작성됩니다.

3. 가장 높은 Cost의 값이 “2”가 되기 때문에 1번 Minterm(m_1)이 선택되고, 이와 같은 과정을 계속하면 4, 8, 11번 Minterm(m_4, m_8, m_{11})이 Selection 됩니다.

4. 그러면 지금까지 선택된 Prime Implicant를 다음 표로 만들니다.

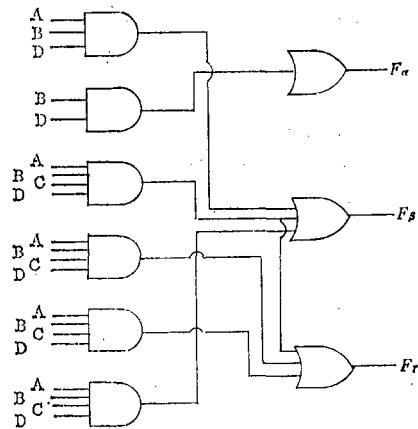
〈Realization of Multi-output Switching Function〉

A	B	C	D	α	β	γ	0	1	2	4	8	10	11
0	0	\times	0	1	1	0	1		1				
\times	0	\times	0	1	0	0	1		1		1	1	
0	0	0	1	0	1	1		1					
0	1	0	0	0	0	1				1			
1	0	0	0	1	0	1					1		
1	0	1	1	0	1	0							1

위의 도표에서 살펴보면 첫번째 Prime Implicant와 두번째 Prime Implicant는 α 에 대해 포함관계에 있기 때문에 첫번째 Prime Implicant의 α 는 필요없게 됩니다. 또 두번째 Prime Implicant와 다섯 번째 Prime Implicant는 포함관계에 있기 때문에 마찬가지로 α 에 대해 필요없게 됩니다.

Multi-output Switching Function including Don't care

결과로서 이 선택된 Prime Implicant로서 회로를 구성해 보면 아래와 같은 Hardware Implementation이 됩니다.



* F_α 의 OR-gate는 사실상 필요없는 것이 됩니다.

*Multi-output switching Function including Don't care 다음에 Don't care를 가지고 있는 multi-output switching function의 설계에 대해 알아보자.

	0	1	2	4	8	10	11
F_α	d		1		d	1	
F_β	1	1	1				d
F_γ		d		1	1		

A	B	C	D	α	β	γ	1	1	0	0	0	0	
*	\times	0	\times	0	1	1	1	1	1	2	3	1	1
*	0	0	\times	0	1	1			1	1	3	0	0
0	0	0	\times	1	1				1	2	0	1	0

1	1	2	1	1	1	0
0	0	0	0	0	0	0
0	1	0	1	1	1	0
0	0	0	0	0	0	0
0	0	0	1	1	1	1
0	0	0	0	0	0	0

위와 같은 Intersection Table이 주어진다. 이 intersection table에서 generating 되는 Prime Implicant는 다음의 3개가 된다. 3개의 Prime Implicant의 Commonality의 우측과 같다. 여기서 Cost Table을 작성할 때 Don't care가 없는 multi-output switching function과 차이점은 Cost value 계산시 Don't care는 계산(counter) 하지 않는 것이다. 이러한 원칙에서 첫번째 Prime Implicant의 Cost를 계산해 보면 minterm 2, 10 두개가 cover 되므로 cost value는 2가 된다. 마찬가지 방법으로 첫번째 Prime Implicant에 의해 cover 되지 않는 minterm, 즉, Subcost는 3개가 되므로 3이 된다.

똑 같은 작업이 나머지 2개의 Prime Implicant 와 7개의 minterm에 대해서도 진행됩니다. 그러면 위와 같은 Cost Table과 Subcost Table이 작성되고, 여기서 제일 먼저 선택되는 것은 두번째 Implement가 된다.

Ⅶ. 결 론

지금까지 MASK 方法과 Intersection Table, Subcost Table을 사용한 multi-output function design에 대해 설명하였습니다. 本 論文에서 제시하고 있는 MASK 方法과 Table은 computer program으로 처리하기 쉽고 MASK Method에 의해 Prime Implicant를 generating 시킬 때 computer time이 다른 方法보다는 평균 5배가 빠를 것으로 예측한다. computer program은 보유하고 있으며, 다음과 같은 利點이 있다.

Advantage

1. Due to the Cost Criteria, minimal gates are required.
2. By the MASK method, multi-output prime implicants are easily generated.
3. To reduce the number of connections, included commonality is eliminated from the list of selected terms.
4. Will suited for computer program.

References

1. F. J. Hill and G. R. Peterson, *Introduction to switching theory and logical design*, Wiley, New York, 1974.
2. V. T. Rhyne, *Fundamentals of digital system*, Prentice-Hall, Englewood Cliffs, NJ. 1973.
3. M. M. MaPo, *Computer logic design*, Prentice-Hall, Englewood Cliffs, NJ. 1972.
4. T. L. Booth, *Digital networks and computer systems*, John Wiley, 1972.
5. Hee Yeung Hwang, "A new approach to the minimization of switching functions by the Simple table method," *대한전기학회지*, 제28권 제6호, pp. 451~467, 1979.
6. Givone, *Introduction to switching circuit theory*, McGraw Hill New York, 1970.
7. G. Karnaugh, "The map method for synthesis of combinational logic circuits," *AIEE Trans. Commun. Electron.*, pt. 1, Vol. 72, pp. 593~599, Nov. 1953.
8. E. J. McCluskey, Jr., "Minimization of Boolean Functions." *Bell Syst. Tech. J.*, Vol. 35, pp. 1417~1414, Nov. 1956.
9. Zosimo Arevalo and J. G. Bredeson, "A method of simplify a Boolean function into a near minimal sum-of products for programmable logic arrays," *IEEE Trans. Comput.* Vol. C-27, pp. 1028~1039, Nov. 1978.
10. N. N. Necula, "An algorithm for the automatic approximate minimization of Boolean functions," *IEEE Trans. Comput.*, Vol. C-17, pp. 770~782, Aug. 1968.
11. H. A. Curtis, "Simplified decomposition of Boolean functions," *IEEE Trans. Comput.*, Vol. C-25, pp. 1033~1076, Oct. 1976.
12. Sureshander, "Minimization of switching functions-A fast technique," *IEEE Trans. Comput. (Corresp.)*, Vol. C-24, pp. 753~756, July 1975.
13. B. Reusch, "Generation of prime implicants from subfunctions and a unifying approach to the covering problem," *IEEE Trans. Comput.*, Vol. C-24, pp. 924~930, Sept. 1975.
14. F. M. Brown, "Equational realizations of switching functions," *IEEE Trans. Comput.*,

- Vol. C-24, pp.1054~1066, Nov. 1975.
15. V. V. Rhyne, P. Noe, M. McKinney and U. W. Pooch, "A new technique for the fast minimization of switching functions" IEEE Trans. Comput., Vol.C-26, pp.757~764, Aug. 1977.
16. S. R. Das, "Comments on' A new algorithm for generating prime implicants," IEEE Trans. Comput., Vol.C-20, pp.1614~1615, Dec. 1971.
17. J. G. Bredeson and D. T. Hulena, "Generation," of prime implicant by direct multiplication IEEE Trars. Comput., Vol.C-20, pp.475 ~476, Apr. 1971.
18. H. R. Hwa, "A method for generating prime implicants of a Boolean expression," IEEE Trans. Comput., Vol.C-23, pp.637~644, June 1974.
19. B. L. Hulme and R. B. Worrell, "A prime implicant algorithm with factoring," IEEE Trans. Comput., Vol.C-24, pp.1129~1131, Nov. 1975.
20. J. R. Slagle, C. L. Chang, and R. C. T. Lee, "A new algorithm for generating prime implicants," IEEE Trans. Comput., Vol. pp.304~310, Apr. 1970.
21. F. J. Hill and G. R. Peterson, Introduction to switching theory and Logical design, Wiley, New York, 1974, pp.97~174.
22. Taylor L. Booth, Digital Network and Computer Systems, Wiley, New York, 1971, pp. 93~157.
23. John B. Peatman, The Design of Digital System, McGraw Hill, New York, 1972, pp. 56~116.
24. V. T. Rhyne, Fundamentals of Digital Systems Design, Englewood Cliffs, NJ: Prentice-Hall, 1973, pp.163~165.
25. W. V. Quine, "A way to simplify truth functions," Amer. Math. Mon. vol.62, pp. 627~631, Nov. 1955.
26. P. Tison, "Generalization of consensus theorem and application to the minimization of boolean functions," IEEE Trars. Electronic Computers, vol. EC-16, pp.446~456, August 1967.
27. A. Avoboda, "Ordering of implicants," IEEE Trans. Electronic Computers (Short notes), vol. EC-16, pp.100~150, February 1967.
28. N. N. Necula, "A numerical procedure for determination of the prime implicants of a Boolean function," IEEE Trans. Electronic Computers(Correspondence), vol. EC-16, pp. 687~689 October 1967.
29. 黃熙隆, A new approach to the minimization of switching functions by the simple Table method," 대한전기학회지, 제2권 제6호, pp.61 ~77, 1979. 6월.
30. S. C. Lee, Modern Switching Theory and Digital Design, Prentice-Hall, Englewood Cliffs, N. J. 1978.

Appendix The Computer Program for the Minimization of the Switching Function

FACOM BOS/VS FORTRAN S -770127- V01-L14 FTMMAIN

79.08.1

```

0003      NOF=3
0004      N=4
0005      PRINT 1001,NOF,(FNA(I),I=1,NOF)
0006      NM=2**N
0007      DO 20 J=1,NOF
0008      20 READ(5,10),(INT(I,J),I=1,NM)
0009      10 FORMAT(40I2)
0010      DO 701 J=1,NM
0011      DO 701 I=1,NOF
0012      IF(INT(I,J),NE,0) GO TO 703
0013      GO TO 702
0014
0015      701 CONTINUE
0016      702 IF(K,(INT(I,JJ),JJ=1,NOF)
0017      PRINT 704,K,(INT(I,JJ),JJ=1,NOF)
0018      704 CONTINUE
0019      PRINT 1011,N
0020      1011 FORMAT(40I2)
0021      DO 30 IF=1,NOF
0022      NM=2**IF
0023      DO 40 I=1,NM
0024      IF(INT(I,IF),EQ,0) GO TO 40
0025      NM=N-1
0026      D(M)=I-1
0027      IF(D(I)=M) GO TO 40
0028      40 CONTINUE

C      SET DA TABLE
0029      DO 50 I=1,M
0030      DO 43 JA=1,N
0031      43 DAC(I,JA)=0
0032      DO 50 J=1,M
0033      DIF=D(J)-D(I)
0034      DO 60 NA=1,N
0035      IF(DIF-2**N-NA) 60,65,50
0036      60 CONTINUE
0037      65 IF((D(I))/DIF)/2*2.NE.D(I)/DIF) GO TO 50
0038      DO 70 I=1,N
0039      K1=2**((I-1))
0040      IF(DIF,EQ,K1) GO TO 75
0041      70 CONTINUE
0042      75 DAC(I,1)=1
0043      50 CONTINUE

C      FIND THE FIRST PRIME IMPLICANT IN DA TABLE.
0045      M0=0
0046      DO 100 J=1,M
0047      DO 2000 I=1,N
0048      2000 CHECK(I)=0
0049      ICOUNT=0
0050      IF(DA(I,J),EQ,0) GO TO 400
0051      IF(DA(I,J),EQ,1) ICOUNT=-_
0052      NE=1
0053      NF(NE)=J
0054      ND=2
0055      L(1)=1
0056      L(2)=D(D(I)+2***(J-1))
0057
0058      41 J=L(2)
0059      CHECK(J)=0
0060      IF(DA(J,P1),EQ,0) GO TO 85
0061      DO 83 K=1,ND
0062      LK=L(K)
0063      LSUB(K)=LK
0064      ND3=ND
0065      NEC=0
0066      CALL ACHECK
0067      CALL MCOST
0068

```

```

PACOM BOS/V5 FORTRAN IS -770127- V01-L14 FTMMAIN
0069      CALL SUBPR
C
C   ARE THERE MORE PRIME IMPLICANTS BRANCHED FROM THE FIRST P.I.?
C
0070  85 IF(NE.EQ.1) GO TO 100
0071  DO 86 K=1,ND
0072  LK=LSUB(K)
0073  86 L(K)=LK
0074  NE1=NE-1
0075  DO 201 NA=1,NE1
0076  IF(IF(NE1).EQ.N1) GO TO 201
0077  J=N1*(NE1-NA+1)+1
0078  NE=NA*(NA+1).
0079  ND=2*(NE)
0080  ND=ND
0081  ICHECK=1
0082  COUNT=0
0083  CALL PI
0084  IF(ND.LE.NDD) GO TO 201
0085  IF(FM.EQ.0) GO TO 200
0086  CALL ACHECK
0087  ND=ND
0088  CALL MCOST
0089  CALL SUBPR
0090  200 IF(NE(NE1-NA+2).EQ.1) GO TO 201
0091  J=N1*(NE1-NA+2)+1
0092  GO TO 205
0093  201 CONTINUE
0094  100 CONTINUE
0095  DO 120 I=1,M
0096  103 IF(CL(I).NE.0) GO TO 120
0097  MQ=MN+1
0098  CY(MN,I)=1
0099  DJOC(I)
0100  NEC=-1
0101  NEC=0
0102  CALL ACHECK
0103  ICHECK=0
0104  CALL MCOST
0105  SRTHIT=20,MQ,(D(L(I)),I=1,ND)
0106  120 CONTINUE
0107  DO 152 K=1,M
0108  152 COST=COST(K)
0109  155 COST1(K)=COST
0110  DO 156 I=1,MQ
0111  156 XL(I)=0
C
C   PRIME IMPLICANT CHART IS CONSTRUCTED AND NOW SELECT THE NECESSARY P.I.
C
0112  157 MAX=0
0113  COST=0
0114  COMM=0
0115  DO 160 K=1,MQ
0116  IF(CL(K).EQ.1) GO TO 160
0117  IF(MAX.COST.LV(K)) 167,155,160
0118  165 IF(COST-COST(K)) 160,160,167
0119  167 MAX=COST1(K)
0120  K
0121  COMM=COMM(K)
0122  COST=COST(K)
0123  160 CONTINUE
0124  XL(1)=1
0125  DO 170 I=1,M
0126  IF(CY(I),K).EQ.0) GO TO 170
0127  CL(I)=-3
0128  DO 175 K=1,MQ
0129  175 CY(K,K)=0
0130  170 CONTINUE
0131  DO 180 II=1,MQ
0132  COUNT=0
0133  DO 185 J=1,M
0134  COUNT=COUNT+CY(II,J)
0135  COMM=COMM(J)
0136  COST1(J)=COUNT+ICMM
0137  180 CONTINUE
0138  DO 190 I=1,M
0139  IF(CL(I).NE.-3) GO TO 157
0140  190 CONTINUE

```


FACOM BOS/VS FORTRAN S -770127- V01-L14

79.08.2.

OPTIONS IN EFFECT (FORTNS1)
 OBJECT,NOSTACK,SOURCE,NOMAP,NOISN,EBCDIC,NOAUTODBL,NOSEQUENCE,NOASTERISK,NOENSEPRINT,
 OPT(0),FMTAREA(256),FLAG(W),DEBUG(STD)

```
0001      SUBROUTINE MCOST
0002        INTEGER INT(64,6),ID(200),D(100),R(100),CL(100),CY(50,50),DA(64,6)
0003        *;L(100),NF(10);XL(50)/50*0/,X1/,0/,X2/,1/,X3/,X/,X(10)/
0004        *;A/,X5(2)/,SELE/,CTED/,DIF,COST(50),P(50,8),DJ,FM,CHECK(10),COM
0005        *;M(50),SUBPI(10,103),DLI,COST1(50),N
0006        COMMON J1,N,ND,FM,ICOUNT,NE,NFI,LD,D,M0,M,CY,R,CL,CHECK,ICHECK,DA
0007        *,DJ,P,COST,COST1,INT,SUBPI,COMM,NOF,NFI,ND3,ICOST,NEC
```

THIS SUBROUTINE IS FOR THE COST TABLE.
 COST IS COMPUTED BY MULTIPLYING COMMONALITY BY THE NO. OF MINTERMS.

```
0008      ICOST=0
0009      IF(ID3.EQ.1) GO TO 136
0010      DO 130 J3=1,NOF
0011      DO 135 J3=1,ND3
0012      DL=DC(L(J3))+1
0013      IF(INT(DL,J3).EQ.0) GO TO 130
0014      135 CONTINUE
0015      ICOST=ICOST+1
0016      130 CONTINUE
0017      IF(ICHECK), 150,140,137
0018      137 DO 130 J3=1,NOF
0019      IF(INT(DL,J3).EQ.0) GO TO 230
0020      ICOST=ICOST+1
0021      230 CONTINUE
0022      IF(ICHECK), 150,140,137
0023      140 CALL ACHECK
0024      COST(M0)=ND3*ICOST
0025      3001 FORMAT(10X,2014)
0026      150 RETURN
0027      END
```

14 DATA SIZE = 170, PROCEDURE SIZE = 365
 15 NO DIAGNOSTICS GENERATED (MCOST)
 16 END OF COMPILEATION (MCOST)

FACOM BOS/VS FORTRAN S -770127- V01-L14

79.08.2.

OPTIONS IN EFFECT (FORTNS1)
 OBJECT,NOSTACK,SOURCE,NOMAP,NOISN,EBCDIC,NOAUTODBL,NOSEQUENCE,NOASTERISK,NOENSEPRINT,
 OPT(0),FMTAREA(256),FLAG(W),DEBUG(STD)

```
0001      SUBROUTINE ACHECK
0002        INTEGER INT(64,6),ID(200),D(100),R(100),CL(100),CY(50,50),DA(64,6)
0003        *;L(100),NF(10);XL(50)/50*0/,X1/,0/,X2/,1/,X3/,X/,X(10)/
0004        *;A/,X5(2)/,SELE/,CTED/,DIF,COST(50),P(50,8),DJ,FM,CHECK(10),COM
0005        *;M(50),SUBPI(10,103),DLI,COST1(50),N
0006        COMMON J1,N,ND,FM,ICOUNT,NE,NFI,LD,D,M0,M,CY,R,CL,CHECK,ICHECK,DA
0007        *,DJ,P,COST,COST1,INT,SUBPI,COMM,NOF,NFI,ND3,ICOST,NEC
```

SET PRIME IMPLICANT CHART (ARRAY CY)
 AND PRIME IMPLICANTS ARE CONVERTED TO BINARY FORM(LIKE '0 1 X 1 X 0').

CHECK THE MINTERMS IN DA TABLE (1) ----> (-1)

```
0008      M0=M0+1
0009      DO 63 K=1,M
0010      63 CY(M0,K)=0
0011      DO 65 L(K)=1,ND3
0012      CY(M0,L(K))=1
0013      DO 70 J1=1,NE
0014      NFNE=P(J1)
0015      CHECK(NFNE)=1
0016      DO 70 J1=1,ND3
0017      IF(DA(L(J1),NFNE).EQ.-1) DA(L(J1),NFNE)=-1
0018      70 CONTINUE
0019      D=DC(L(1))
0020      K=2**N-K
0021      IF(DJ.LT.KT) GO TO 25
0022      P(M0,K)=X2.
0023      DJ=D-KT
0024      25 DO T=26
0025      P(M0,K)=X1
0026      T=T-1 GO TO 200
0027      26 DO T=24
0028      P(M0,K)=X1
0029      24 DO T=23
0030      P(M0,K)=X3
0031      23 IF(M0.NE.K+1)=X3
0032      1120 FORMAT(10X,120(''//10X,'PRIME IMPLICANT ''',I4//10X,'CHECKED M
0033      1130 FORMAT(10X,120(''//10X,'MINTERM NO. DA TABLE IN ASCENDING
0034      ORDER'))//10X,217,1014)
0035      1140 FORMAT(10X,217,1014)
0036      200 RETURN
0037      END
```

991 DATA SIZE = 579, PROCEDURE SIZE = 545 — 3 8 —
 994 NO DIAGNOSTICS GENERATED (ACHECK)
 996 END OF COMPILEATION (ACHECK)

FACOM BOS/VS FORTRAN S -770127- V01-L14 79.00
 OPTIONS IN EFFECT (FORTS1)
 OBJECT, NOSTACK, SOURCE, NOMAP, NOISN, EBCDIC, NOAUTODBL, NOSEQUENCE, NOASTERISK, NODENSEPRINT,
 OPT(0), PMTAREAL(256), FLAG(W), DEBUG(STD)

```

0001      SUBROUTINE SUBPR
0002      INTEGER INT(64*64), ID(200), D(100), R(100), CL(100), CY(50,50), DA(64,6)
0003      * L(100), NF(100), XL(40), DIF, COST(50,50), SUM, CHECK(10), COMM(50)
0004      * )SUBPI(10,10), DL1, COST1(50), SUBPI(25,8), ND1(8), SUM, COMM2
0005      * )IN1(4), IN2(74), SUBPI2(10,10), X37, X
0006      COMMON J1,N,ND,FM,ICOUNT,NE,NF,L, ID,D,M,Q,M,CY,R,CL,CHECK,ICHECK,DA
0007      * ,DJ,P,COST,COST1,INT,SUBPI,COMM,NOF,NFI,ND3,ICOST,NEC
0008      * ,N1(1)=1
0009      * ,N2(1)=2
0010      * ,N1(2)=1
0011      * ,N2(2)=3
0012      * ,N1(3)=2
0013      * ,N2(3)=2
0014      * ,N1(4)=3
0015      * ,N2(4)=4
  
```

C

IN THIS SUBROUTINE SUB PI·'S ARE FOUND AND IF THE SUBPI IS IN HIGHER
 COMMONALITY, IT SHOULD BE INSERTED INTO PRIME IMPLICANT CHART.

C

```

0016      NE1=NE+1
0017      DO 99 I=1,NE1
0018      ND=ND/2***(I-1)
0019      99 ND1(I)=ND
0020      DO 110 I=1,ND
0021      L=I
0022      SUBPI(I,1)=L1
0023      AL=I
0024      I1=50
0025      DO 115 I=1,NE
0026      ND1(I)=ND(I)
0027      ND1(2)=ND(I-1)
0028      SUM=4***(I-1)
0029      DO 120 I1=1,SUM
0030      I1=I1+1
0031      DO 130 I2=1,ND1(I)
0032      L10=SUBPI(I1,I2)
0033      L10=L1B
0034      130 CONTINUE
0035      DO 131 K=1,ND1(I)
0036      131 KK=0
0037      ICHECK=-1
0038      ND3=ND1(I)
0039      CALL MCOST
0040      COMM2=ICOST
  
```

C

```

0041      IF(ND1(I),NE,2) GO TO 90
0042      SUBPI(I1,I)=L(I)
0043      GO TO 100
0044      90 ND4=ND1/I4
0045      ICOUNT=0
0046      DO 95 I2=1,I4
0047      DO 95 I2=1,I4
0048      ICOUNT=ICOUNT+1
0049      SUBPI(I1,I2,J2)=ICOUNT
0050      95 CONTINUE
0051      DO 101 I1=1,4
0052      K=1
0053      DO 125 K=1,ND12
0054      L(K)=SUBPI(I1,K)
0055      IF(K,NE,ND4) GO TO 124.
0056      K=1
0057      N2(L(K))
  
```

C

FACOM BOS/VIS FORTRAN S -770127- V01-L14 SUBP

```

0056      GO TO 125
0057      124 KI=KI+1
0058      CONTINUE
0059      DO 200 K=1,ND12
0060      200 SUBPI(L,L,K)=L(K)
0061      101 CONTINUE
0062      1120 FORMAT(10X,30I4)

C
C
C
0063      100 M4=4
0064      IF(ND12.EQ.1) M4=2
0065      DO 160 IK=1,M4
0066      IA1=IA1+1
0067      DO 150 IB=1,ND12
0068      ISUBPI=SUBPI(IK,IB)
0069      SUBPI(IA1,IB)=ISUBPI
0070      L(IB)=ISUBPI
0071      150 CONTINUE
0072      ICHECK=-1
0073      ND3=ND12
0074      CALL MCOST
0075      1100 FORMAT(10X,30I4)
0076      IF(|MCOST|LE.|COM12|) GO TO 160
0077      IF(|K|EQ.4) GO TO 154
0078      DO 151 K=1,ND12
0079      IF(B(K).EQ.0) GO TO 152
0080      151 CONTINUE
0081      GO TO 160
0082      152 DO 153 K=1,ND12
0083      153 R(K)=1
0084      154 NEC=-1
0085      CALL ACHECK
0086      IF(ND12.EQ.1) GO TO 159
0087      NEC=ND12/2
0088      DO 158 K=1,NEC
0089      KT=2***(K-1)
0090      KT2=( ALOG(FLOAT(L(KT))-L(1)))/ALOG(2.0)+0.3
0091      P(M0,N-KT2)=X3
0092      159 ICHECK=0
0093      CALL MCOST
0094      160 CONTINUE
0095      120 CONTINUE
0096      115 CONTINUE

C
C
C
0097      RETURN
0098      END

FT991 DATA SIZE = 840, PROCEDURE SIZE = 1124
FT994 NO DIAGNOSTICS GENERATED (SUBPR )
FT996 END OF COMPILEATION (SUBPR )

```

***** MULTIPLE FUNCTION MINIMIZATION PROGRAM *****

THIS IS MULTIPLE FUNCTION MINIMIZATION PROGRAM WHICH MINIMIZES THE COST CRITERIA (NO.OF GATES) OF THE TOTAL FUNCTION USING DA TABLE AND COST TABLE METHOD.

THIS MULTIPLE FUNCTION CONTAINS 3 FUNCTIONS
NAMELY

MINTERM	FA	FB	FC
0	0	0	1
3	1	0	0
4	0	0	1
5	1	1	0
7	1	1	0
10	0	1	1
13	1	1	0
14	1	1	1
15	1	1	1

AND EACH FUNCTION CONTAINS 4 VARIABLES

THE FOLLOWING IS THE LIST OF THE PRIME IMPLICANTS OBTAINED FROM DA TABLE WHERE PRIME IMPLICANTS SELECTED FROM COST TABLE ARE LABELED AS SELECTED

**** FUNCTION #* 1 **** FA

NO.	COST	A	B	C	D	
1	2	0	X	1	1	SELECTED $\rightarrow \bar{X}_1 X_3 X_4$
2	2	0	1	1	1	
3	8	X	1	X	1	SELECTED $\rightarrow X_2 X_4$
4	3	1	1	1	1	
5	3	1	1	1	1	
6	6	1	1	1	X	SELECTED $\rightarrow X_1 X_2 X_3$

***** FUNCTION ** 2 ***** FB

NO.	COST	A	B	C	D	
1	8	X	1	X	1	SELECTED → X ₂ X ₄
2	3	1	1	1	1	
3	3	1	1	1	1	
4	4	1	X	1	0	SELECTED → X ₁ X ₃ X̄ ₄
5	3	1	1	1	0	
6	6	1	1	1	X	

***** FUNCTION ** 3 ***** FC

NO.	COST	A	B	C	D	
1	2	0	X	0	0	SELECTED → X̄ ₁ X̄ ₃ X̄ ₄
2	4	1	X	1	0	SELECTED → X ₁ X ₃ X̄ ₄
3	3	1	1	1	0	
4	6	1	1	1	X	SELECTED → X ₁ X ₂ X ₃

FACOM BOS/VS -770201- V01-L15 SYSTEM MESSAGE LIST 79.0F

```

SEQ.      CONTROL DATA / MESSAGE
1         *JOB MWAN.H.R.ACCT='T79-00-001',LIST=1,TIME=600,PRINT=50
2         JB105 BOJ HWAN.H.R
3         *FORTSI
4         JB110 BOS FORTSI
5         FT994 NO DIAGNOSTICS GENERATED {FTMAIN}
6         FT994 NO DIAGNOSTICS GENERATED {PT}
7         FT994 NO DIAGNOSTICS GENERATED {MCOST}
8         FT994 NO DIAGNOSTICS GENERATED {ACHECK}
9         FT994 NO DIAGNOSTICS GENERATED {SUBPR}
10        /END
11        FT998 NO SERIOUS DIAGNOSTICS THIS STEP
12        JB111 EOS FORTSI
13        *EXEC FTMAIN:RLIB
14        JB110 BOS FTMAIN
15        JB111 EOS FTMAIN
16        JB106 EOJ MWAN.H.R

```